

معهد أعداد المدربين التقنيين
قسم التقنيات الالكترونية - المرحلة الثانية
(المحاضرة الحادية عشر)
(إيعازات المعالج الدقيق 8085)

الإيعازات الفرعية Branching Instructions

وتسمى بإيعازات التفرع أيضا وتكون ذات فعالية أكبر من بقية الإيعازات حيث تشترك جميعها بخاصية واحدة وهي قابليتها على تغيير تسلسل تنفيذ البرنامج ، ان هذه الخاصية الحسنة اعطت مرونة كبيرة في برمجة المعالج الدقيق من حيث صيغة الإيعازات تكون الإيعازات الفرعية في الغالب ذات ثلاث بايتات وأما من حيث صيغ العنونة فتكون على الأكثر ذات عنونة مباشرة. وفي ما يأتي شرح لهذه الإيعازات كمجاميع فرعية بالتفصيل:

1. إيعازات القفز: وهي على نوعين كما موضحة ادناه

1.1. القفز الغير مشروط (Unconditional Jump): اقفز الى العنوان المبين في البايتهين الثاني و الثالث من الإيعاز

•

يستخدم هذا الأيعاز للقفز غير المشروط الى العنوان المذكور.	JMP address (16b)
---	--------------------------

1.2. القفز الشرطي (Conditional Jump) : تستخدم هذه الأيعازات للقفز المشروط الى الموقع المذكور اعتماداً على تحقق الشرط:

	الشرط (CY=1)	JC address (16b)
	الشرط (CY=0)	JNC address (16b)
	الشرط (S=0)	JP address (16b)
	الشرط (S=1)	JM address (16b)
	الشرط (P=1)	JPE address (16b)
	الشرط (P=0)	JPO address (16b)
	الشرط (Z=1)	JZ address (16b)
	الشرط (Z=0)	JNZ address (16b)

2. إيعازات الاستدعاء:

2.1. الأستدعاء الغير مشروط:

يستخدم هذا الأيعاز لأستدعاء غير مشروط لبرنامج فرعي موجود بالعنوان المذكور ولكن قبل الأنتقال يقوم بخزن عنوان الأيعاز الذي يليه في منطقة الكدس لكي يتمكن من العودة بشكل صحيح.	Call address (16b)
---	---------------------------

2.2. الأستدعاء المشروط: تستخدم هذه الأيعازات لأستدعاء المشروط لبرنامج فرعي موجود بالعنوان المذكور ولكن قبل الأنتقال تقوم بخزن عنوان الأيعاز الذي يليه في منطقة الكدس لكي يتمكن من العودة بشكل صحيح. ملاحظة في حالة عدم توفر الشرط لا يتم الأنتقال.

الشرط (CY=1)	CC address (16b)
الشرط (CY=0)	CNC address (16b)
الشرط (S=0)	CP address (16b)
الشرط (S=1)	CM address (16b)
الشرط (P=1)	CPE address (16b)
الشرط (P=0)	CPO address (16b)
الشرط (Z=1)	CZ address (16b)
الشرط (Z=0)	CNZ address (16b)

3. أيعازات العودة: تستعمل في نهاية البرامج الفرعية لكي تعيد تسلسل تنفيذ البرنامج.

3.1. العودة الغير مشروطة:

يقوم بالعودة من البرنامج الفرعي الى البرنامج الرئيسي الذي أستدعاه بصورة غير مشروطة، يقوم المعالج بسحب عنوان العودة من أعلى منطقة الكدس حيث تم خزنه عندما أستدعي البرنامج الثانوي.	RET
---	------------

3.2. العودة المشروطة: تستخدم هذه الأيعازات للعودة من البرنامج الفرعي الى البرنامج الرئيسي الذي أستدعاه بصورة مشروطة، حيث يقوم المعالج بسحب عنوان العودة من أعلى منطقة الكدس حيث خزن عندما أستدعي البرنامج الثانوي

الشرط (CY=1)	RC
الشرط (CY=0)	RNC
الشرط (S=0)	RP
الشرط (S=1)	RM
الشرط (P=1)	RPE
الشرط (P=0)	RPO
الشرط (Z=1)	RZ
الشرط (Z=0)	RNZ

الخلاصة

